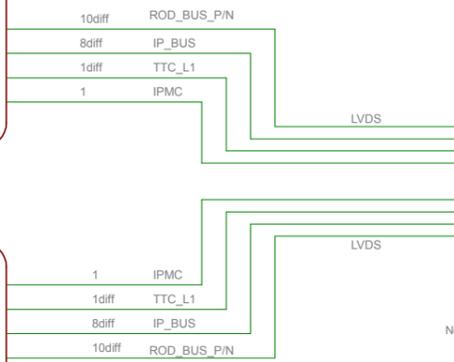


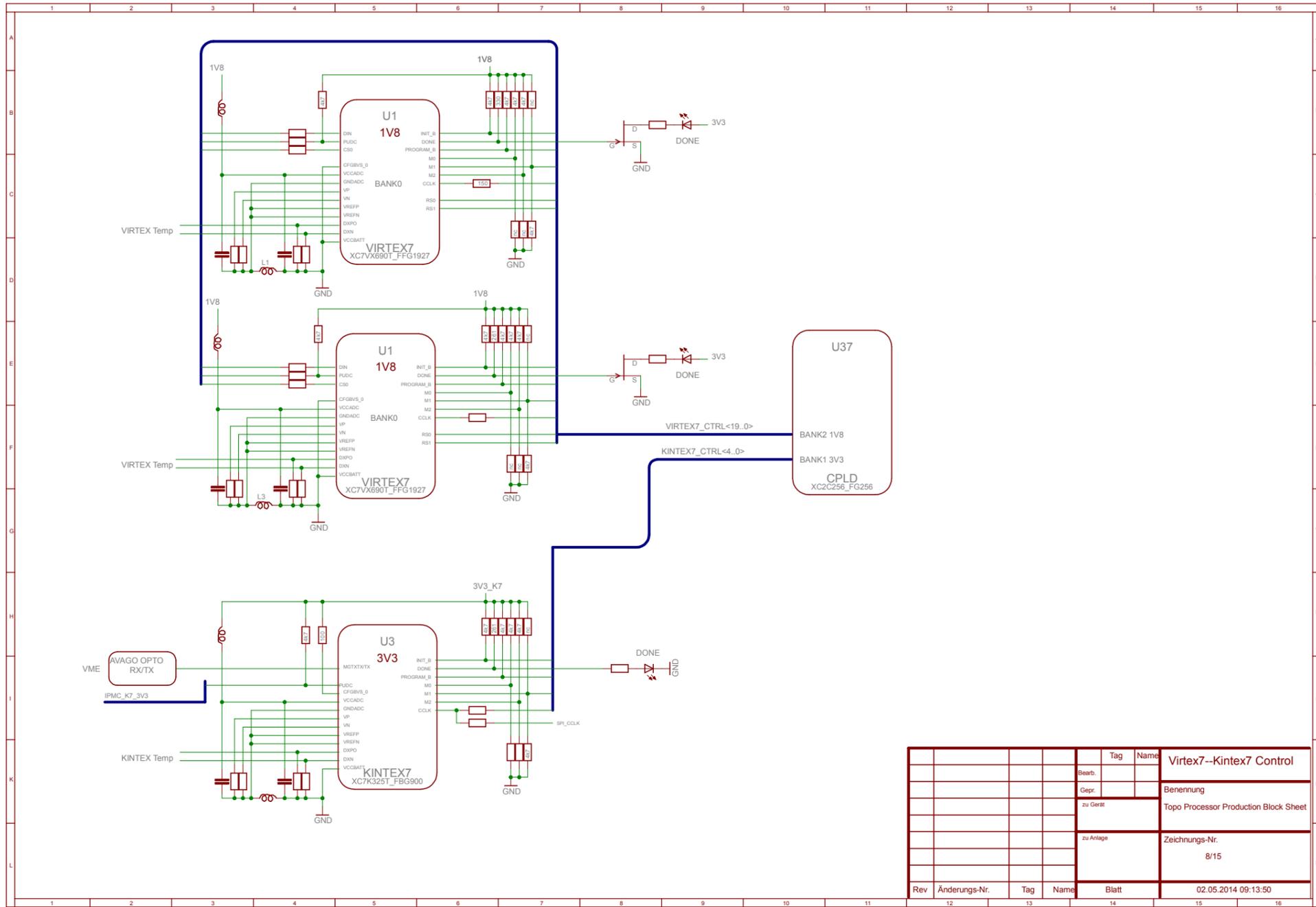
				Tag	Name	Virtex7 POWER Supply
				Bearb.		Benennung
				Gepr.		Topo Processor Production Block Sheet
				zu Gerät		Zeichnungs-Nr.
				zu Anlage		1/15
Rev	Änderungs-Nr.	Tag	Name	Blatt	02.05.2014 09:13:50	



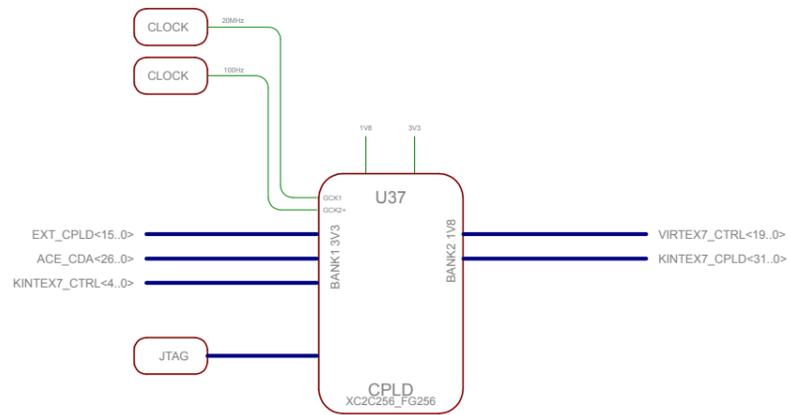
Note: Pinswap only inside same bank
Use only HP Banks



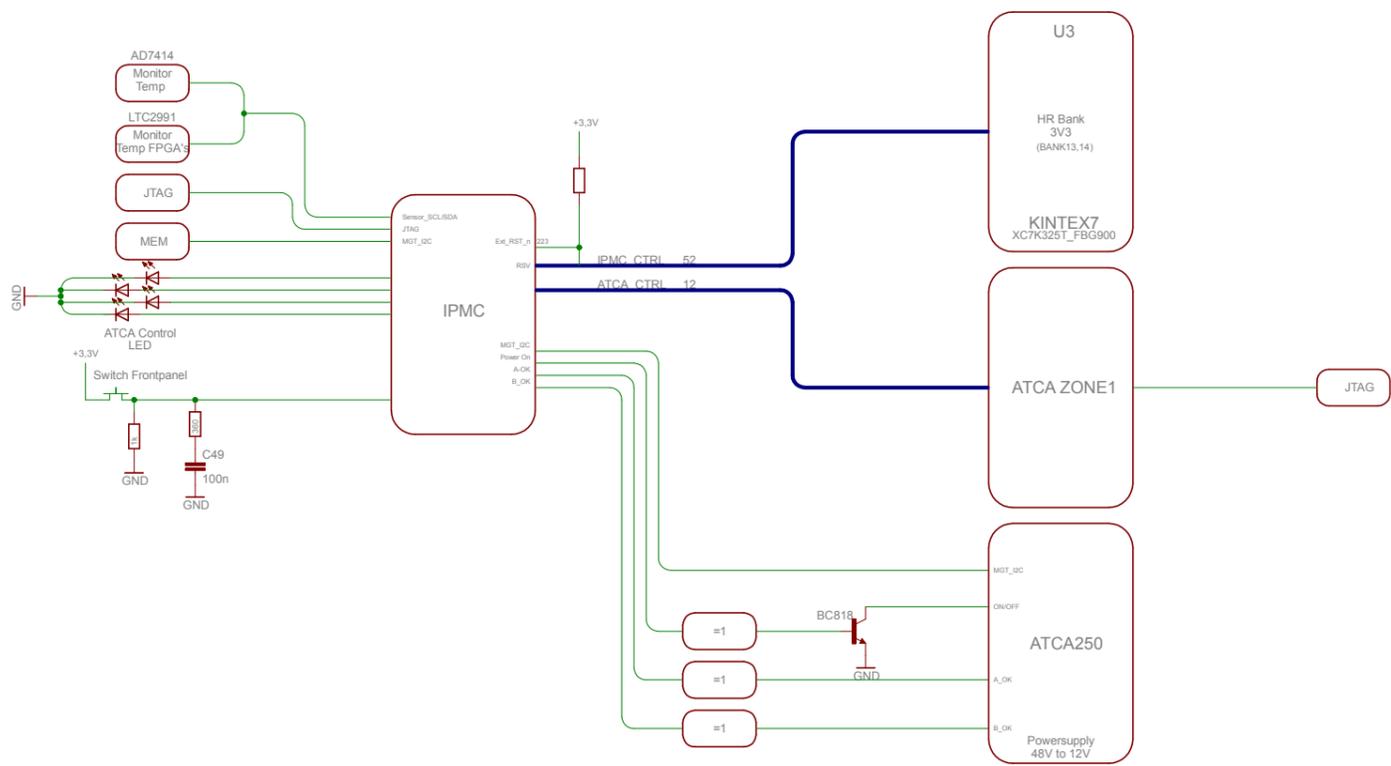
Rev	Änderungs-Nr.	Tag	Name	Blatt	02.05.2014 09:13:50
			Tag	Name	Virtex7 - Kintex7 ROD BUS
			Bearb.		Benennung
			Gepr.		Topo Processor Production Block Sheet
			zu Gerat		Zeichnungs-Nr.
			zu Anlage		5/15



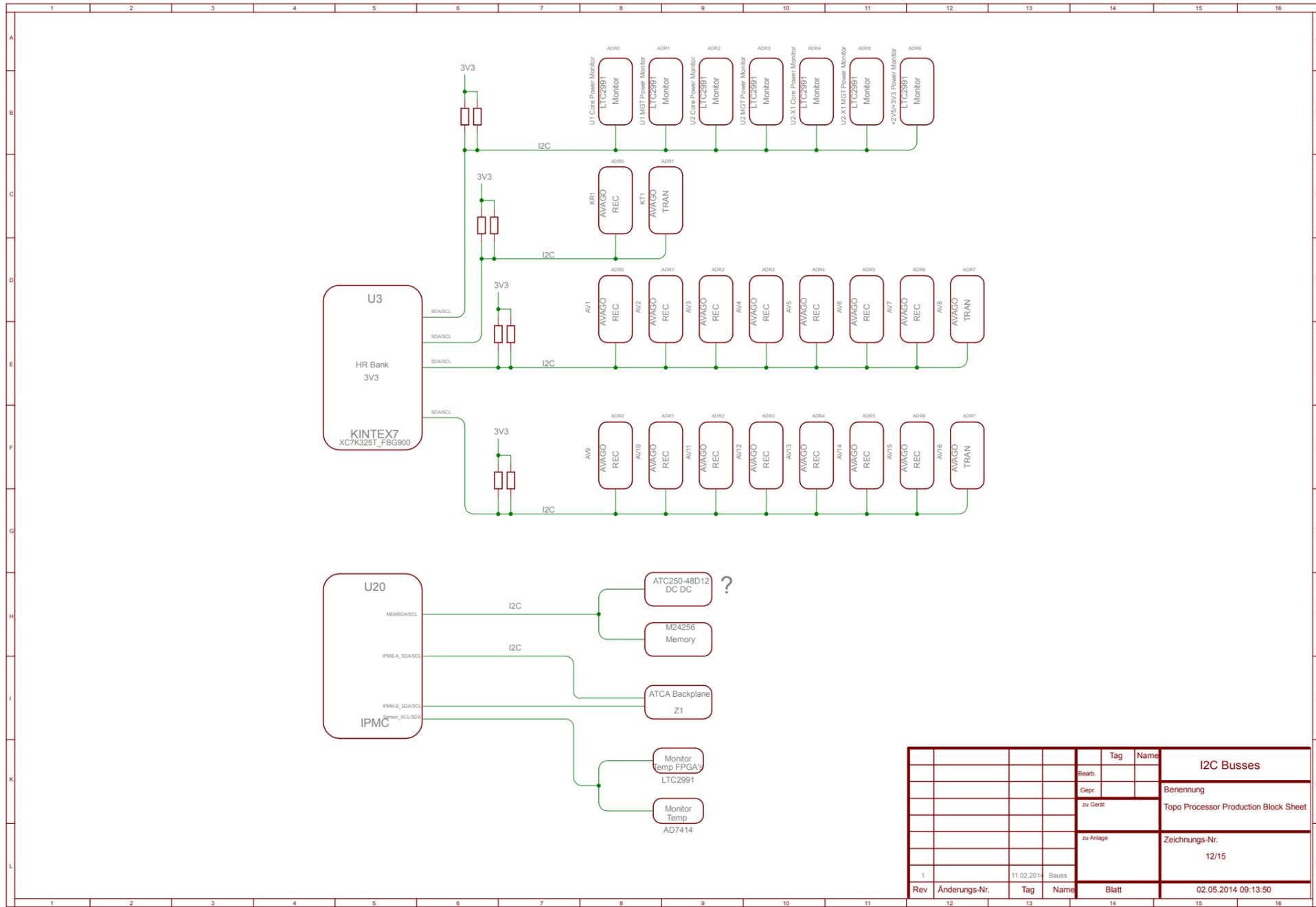
Rev	Änderungs-Nr.	Tag	Name	Blatt	02.05.2014 09:13:50
			Tag	Name	Virtex7-Kintex7 Control
			Bearb.		Benennung
			Gepr.		Topo Processor Production Block Sheet
			zu Gerat		Zeichnungs-Nr.
			zu Anlage		8/15



Rev	Änderungs-Nr.	Tag	Name	Blatt	02.05.2014 09:13:50
				Control CPLD	
			Bearb.		
			Gepr.	Benennung	
			zu Gerät	Topo Processor Production Block Sheet	
			zu Anlage	Zeichnungs-Nr.	
				9/15	

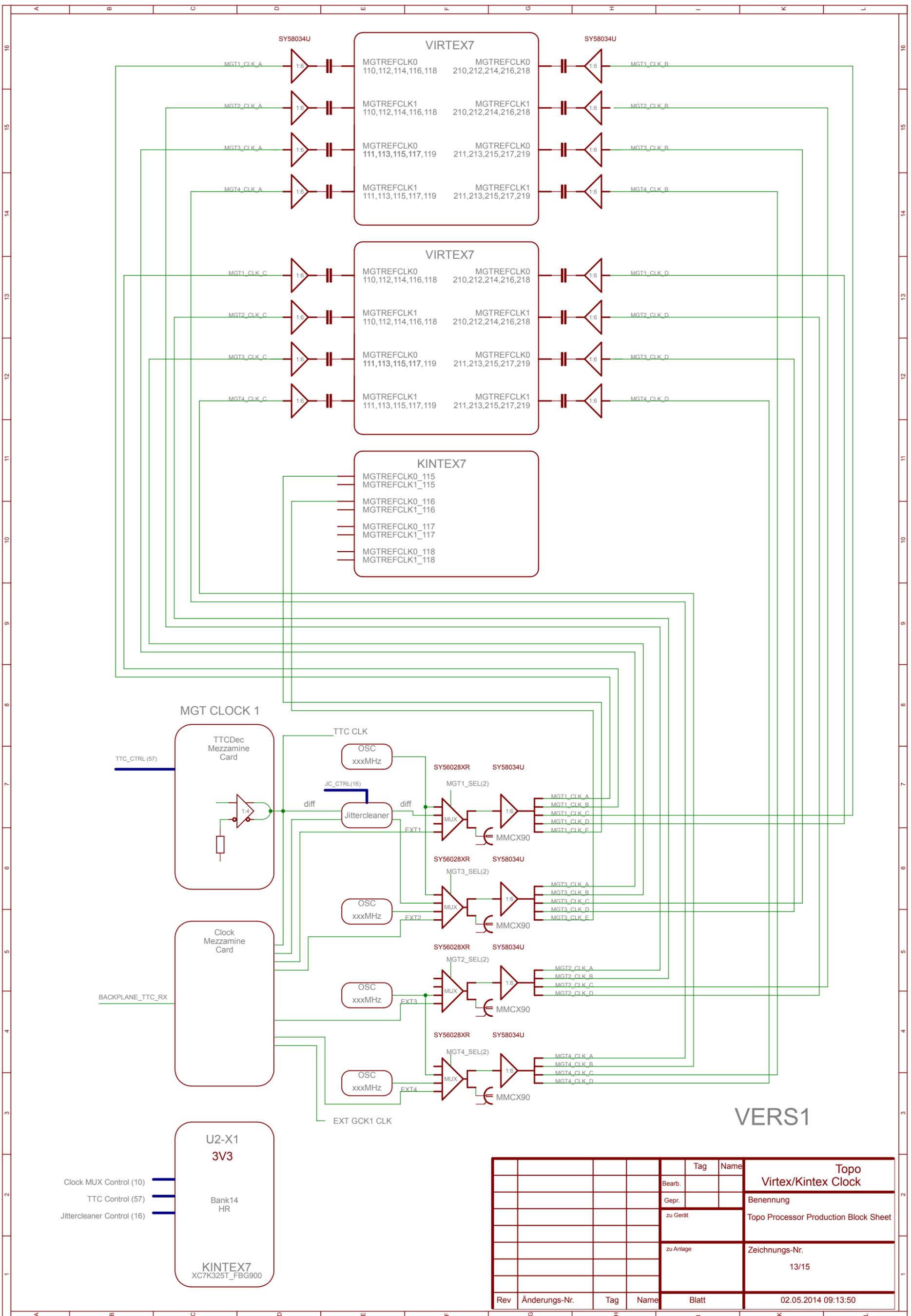


Rev	Änderungs-Nr.	Tag	Name	Blatt	02.05.2014 09:13:50
2		16.04.2014	Simioni		
1		11.02.2014	Baüss		
				zu Anlage	Zeichnungs-Nr. 11/15
				zu Gerat	Benennung Topo Processor Production Block Sheet
				zu Gerat	IPMC
				Bearb.	
				Gepr.	



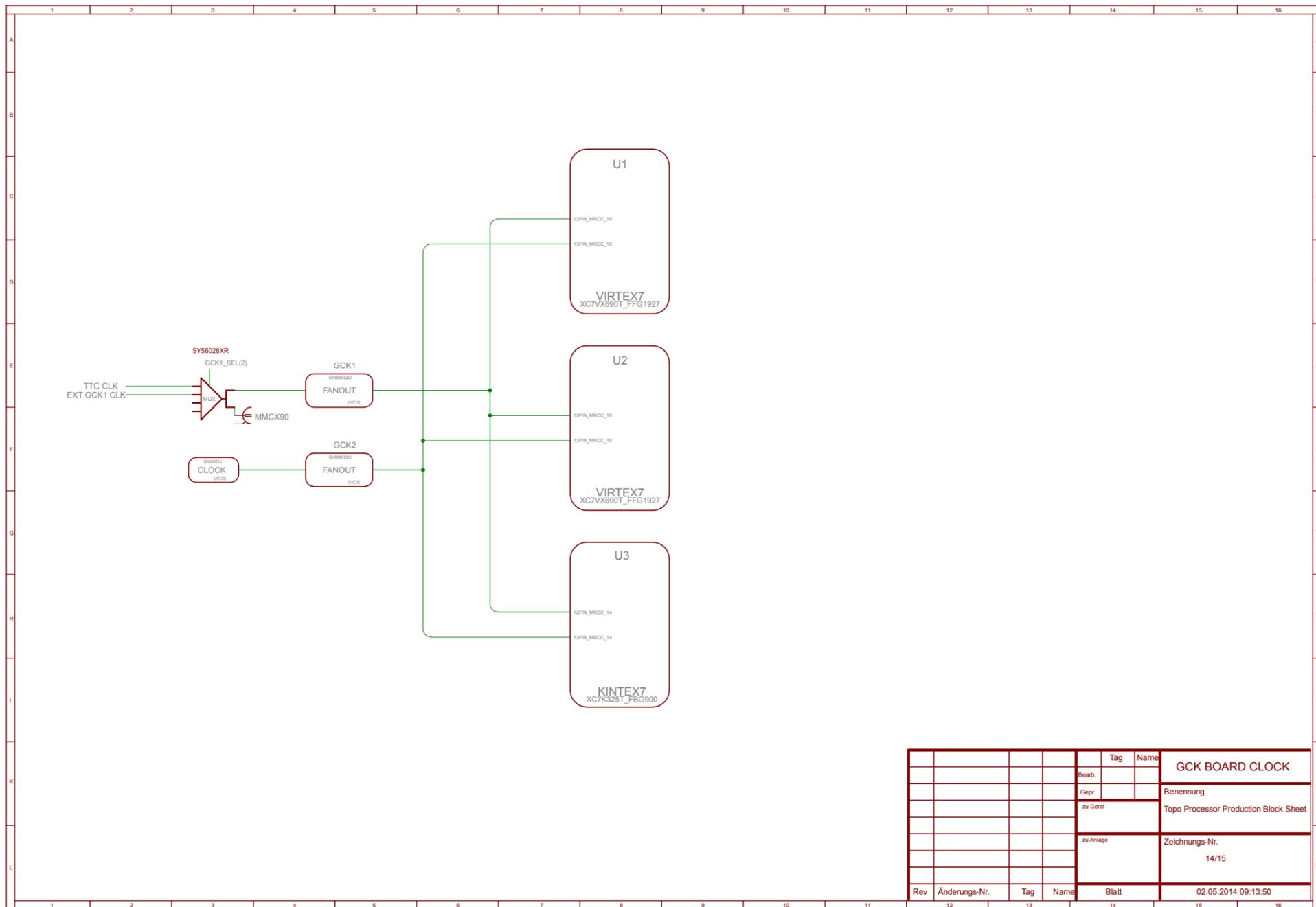
Rev	Anderungs-Nr.	Tag	Name	Blatt
1		11.02.2014	Bauss	

Tag	Name	I2C Busses	
Bearb.		Benennung	
Gepr.		Topo Processor Production Block Sheet	
zu Gerat		Zeichnungs-Nr.	
zu Anlage		12/15	
		02.05.2014 09:13:50	



VERS1

				Tag	Name	Topo Virtex/Kintex Clock
				Bearb.		Benennung
				Gep.		Topo Processor Production Block Sheet
				zu Gerät		
				zu Anlage		Zeichnungs-Nr. 13/15
Rev	Änderungs-Nr.	Tag	Name	Blatt	02.05.2014 09:13:50	



Rev	Änderungs-Nr.	Tag	Name	Blatt	02.05.2014 09:13:50
				Benennung	GCK BOARD CLOCK
				zu Gerat	Topo Processor Production Block Sheet
				zu Anlage	Zeichnungs-Nr.
					14/15

